

薄塗り電極のご紹介

このたび、弊社では薄塗り塗工電極を製造する技術を確立しました。
 下記の仕様のサンプルを試作しましたので、
 ぜひともご評価いただきたく、紹介いたします。

<特長>

- ・電極材の粒子径を小さく(D50=1 μ m)することによる低抵抗化。
- ・塗膜厚を小さく(約5 μ m)することによる低抵抗化。

<電極物性>		
活物質粒子径[D50]	μ m	1
基材箔	-	CC箔
基材アルミ箔厚	μ m	20
塗工面	-	片面
目付量	g/m ²	2.41
目付量[活物質]	g/m ²	2.19
総厚	μ m	27.3
塗膜厚	μ m	5.3
密度	g/cc	0.45
<参考値>		
(参考)活物質重量比容量	F/g	25
(参考)塗布電極面積比容量	F/m ²	55
<セル評価>		
セル電圧	V	3.0
容量	F	2.85
(計算)電極面積	m ²	0.052
DCR	m Ω	27.4
ACR@1000Hz	m Ω	22.2
漏れ電流	mA	0.52

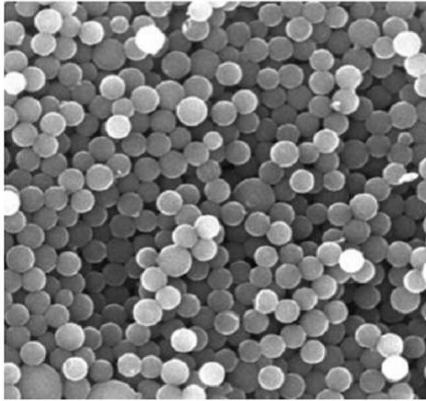
<用途>

- ・固体コンデンサを数十個使用し容量を稼いでいる用途。
 →EDLCを一個で代替可能。
- ・瞬発力が求められる用途。

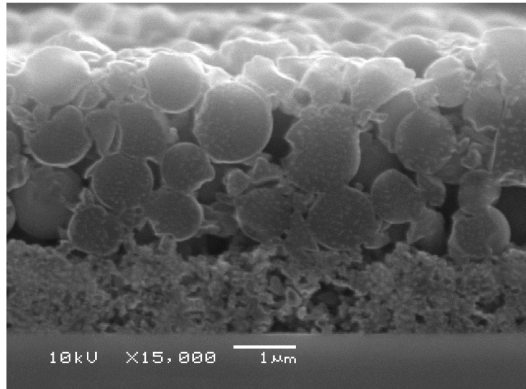
サンプルとして、A4サイズ×2枚を送付することは可能です。
 ご要望に応じ、ロールサンプルでの提供も検討可能です。

以上

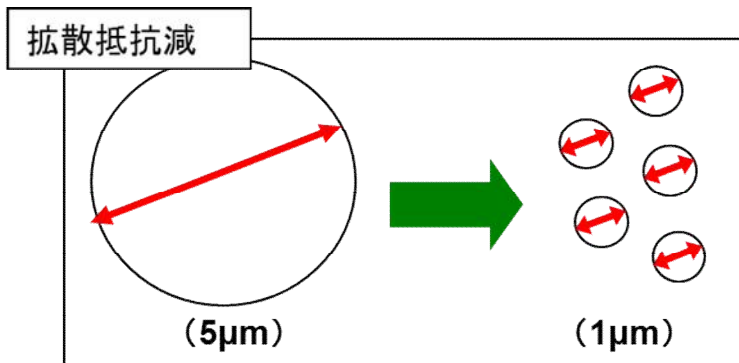
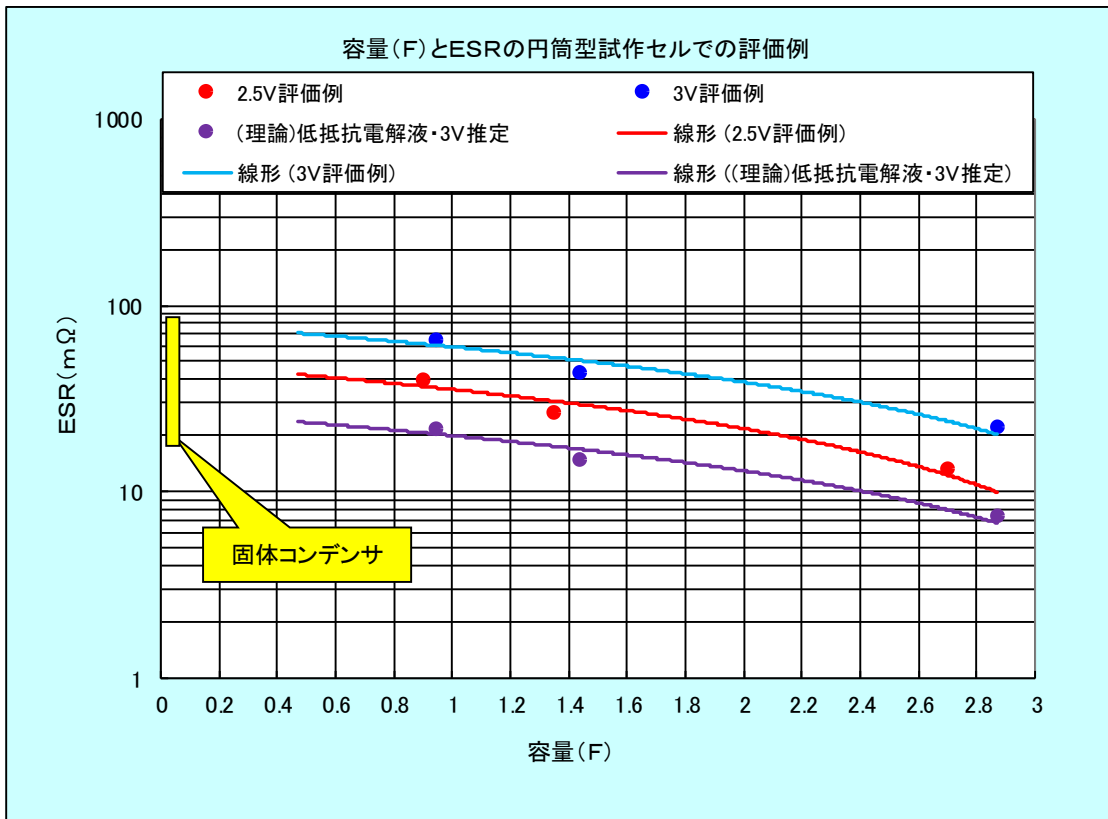
参考資料



電極材SEM写真



塗布電極断面SEM写真



抵抗減少イメージ図